

**3АСНОВА  
Y 1947 поу!**

**БНДАНА  
Haykobe**

**XAPRIBCKNn BINCCKBONn YHIBEPCTET  
MICHCTEPCTBO OPOPOHN VKPAINH**

**Bunyek 2(32)**

# **HAYKOBINX MAPAB 3PIPHINK**

**2001  
Xapkie**

EKOJOTYHA BE3TEKA  
EKHOHMIVHNn AHASIS  
MEXAKHA TA MAUNHO3HABCTBO  
EJERKPOTEXHINKA TA EHEPRETNKA  
METPOJOLIA TA BNMPILOBAJPHA TEXHINKA  
PAJUJOTEXHINKA  
KIBEPHETNKA TA TEHEKOMVHIKAUn  
3BPOНHA BOPOTPA: TEOPIA, HPAKTNKA, JOCBII





ту). При аналогичных вышеприведенным предпосылках можно записать время вычисления

$$T_3 = T_{\text{дел}} + T_{\text{умн}} \approx 3T_{\text{сл}} + 3T_{\text{сл}} \approx 6T_{\text{сл}}. \quad (6)$$

Фиксация значений  $N$  и  $M$  кратными степени двойки позволяет исключить операцию деления, а кодово-матричная реализация операции умножения – уменьшить не менее чем вдвое время умножения. Время вычисления при этом составит

$$T_4 = T'_{\text{умн}} \approx 1,5T_{\text{сл}}. \quad (7)$$

Выигрыш очевиден. Очевидно и возможное упрощение аппаратурной реализации метода обратного счета.

Таким образом, кодово-матричный метод переработки информации может быть использован для упрощения аппаратурной реализации цифровых частотометров без ухудшения их метрологических характеристик.

## ЛИТЕРАТУРА

- Горлач А.А., Минц М.Я., Чинков В.Н. Цифровая обработка сигналов в измерительной технике. – К.: Техніка, 1985.
- Карцев М.А., Брик В.А. Вычислительные системы и синхронная арифметика. – М.: Радио и связь, 1981.
- Каган Б.М. Электронные вычислительные машины и системы. – М.: Энергоатомиздат, 1985.
- А.с.1223224 СССР, М. Кл<sup>3</sup> G06F7/52. Устройство для деления n-разрядных чисел. – Бюл. №13, 1986.
- Поляков Г.А., Умрихин Ю.Д. Автоматизированное проектирование сложных цифровых систем коммутации и управления. – М.: Радио и связь, 1988.
- Козлов В.Е., Рудаков С.В. Вычисление модуля амплитуды сигнала в реальном времени // Вестн. ХГПУ. Вып. 11, 1998. – С. 94 – 100.

Надійшла до редколегії 16.11.2001: